



Э Т И К Е Т К А

Микросхемы типа KP580ИК55 соответствуют
ГОСТ 18725-73 и техническим условиям
БК0.348.471ТУ

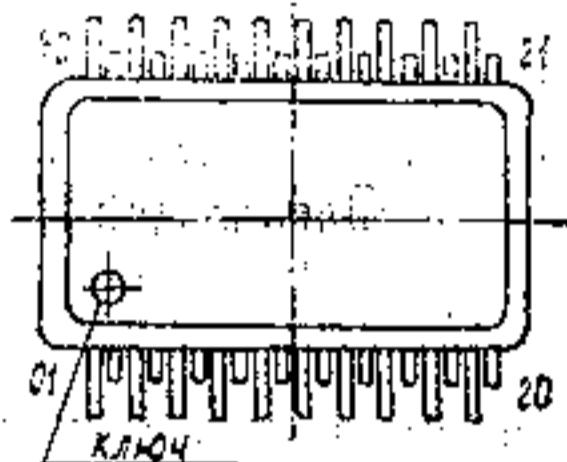
Полупроводниковая интегральная микросхема
KP580ИК55 — программируемый параллельный
интерфейс

Схема расположения выводов

Масса не более 6,0 г.

Содержание драгметаллов в одной микросхеме

Золото — 3,920 мг



Нумерация выводов показана условно

Таблица назначения выводов

Конт.	Цепь	Конт.	Цепь
1	КА3	11	KC6
2	КА2	12	KC5
3	КА1	13	KC4
4	-КАО	14	KC0
5	Чтение	15	KC1
6	Выбор устр.	16	KC2
7	Корпус	17	KC3
8	A1	18	KB0
9	A0	19	KB1
10	KC7	20	KB2

21	KB3	31	Д3
22	KB4	32	Д2
23	KB5	33	Д1
24	KB6	34	Д0
25	KB7	35	Сброс
26	+5В	36	Запись
27	Д7	37	КА7
28	Д6	38	КА6
29	Д5	39	КА5
30	Д4	40	КА4

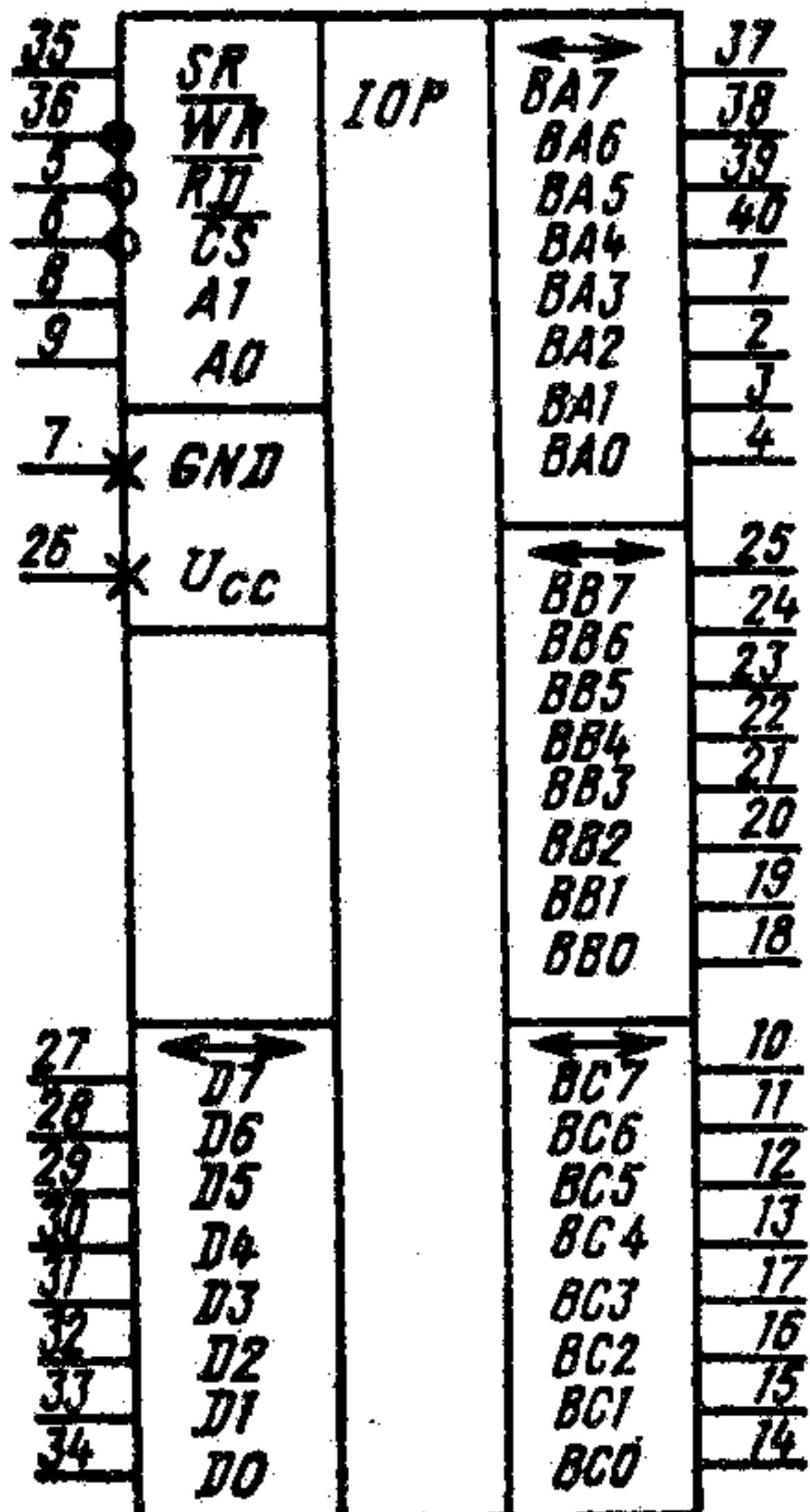
Основные электрические параметры при $t = +25^\circ\text{C}$

Наименование параметра, режим измерения, единица измерения	Буквенное обозначение.	Норма не менее не более	
1. Выходное напряжение логической единицы, В (И.п.=4,75 В)	И ¹ вых	2,4	—
2. Выходное напряжение логического нуля, В (И.п.=4,75 В)	И ⁰ вых	—	0,4
3. Ток потребления от источника питания ,мА (И.п.=5,25 В)	I _{пот}	—	60
4. Ток утечки каналов А, В, С, Д при невыбранном режиме, мкА (И.п.=4,75 В, 0,4 В)	I _{ут} , к	—	±100
5. Ток утечки на управляющих входах, мкА (И.с.п. = 4,75 В)	I _{ут} , упр	—	±10

K580ИК55, КР580ИК55

Микросхемы представляют собой программируемый параллельный интерфейс для периферийных устройств. Предназначены для применения в качестве элемента ввода - вывода общего назначения, сопрягающего стандартные периферийные устройства (дисплей, телетайп, накопитель) с магистралью данных центрального процессора. ИС состоят из буфера канала данных, регистра управляющего слова, схемы выбора канала и трех каналов данных. Содержат 1500 интегральных элементов. Корпус типа 244.48 - 8, масса не более 6,5 г и 2123.40 - 2, масса не более 6 г.

Назначение выводов: K580ИК55: 1...6, 46, 47 — входы/выходы канала 3; 9...16 — входы/выходы канала 2; 20...27 — входы/выходы канала 1; 7, 8, 17, 18, 19, 28, 30, 40 — свободные; 29 — вход перевода микросхемы в исходное состояние; 31 — вход разрешения приема информации из шины данных; 32...39 — входы/выходы шины данных; 41 — вход разрешения выдачи информации в шину данных; 42 — вход разрешения выбора устройства; 43 — общий; 44, 45 — вход адреса (номер) каналов 1, 2 и 3; 48 — напряжение питания.



Условное графическое обозначение
KP580ИК55

KP580ИК55: 1...4, 37...40 — входы/выходы разрядов канала А (1); 5 — вход сигнала чтение; 6 — вход выбор микросхемы; 7 — общий; 8 — вход 1 разряда адреса; 9 — вход 0 разряда адреса; 10...17 — входы/выходы разрядов канала С (3); 18...25 — входы / выходы разрядов канала В (2); 26 — напряжение питания; 27...34 — входы/выходы данных; 35 — вход установки; 36 — вход сигнала запись.

Электрические параметры

Номинальное напряжение питания	5 В ± 5%
Выходное напряжение низкого уровня	< 0,4 В
Выходное напряжение высокого уровня	> 2,4 В
Ток утечки на управляемом входе	< ±10 мА
Ток утечки на входе/выходе при невыборе режима	< ±100 мА
Ток потребления	< 60 мА
Потребляемая мощность	< 350 мВт
Тактовая частота	2 МГц