

## К561ЛН2, ЭКФ561ЛН2

Микросхемы представляют собой шесть логических элементов НЕ с буферным выходом. ИС не имеют защитных диодов, подключенных анодами к шине питания, что позволяет подавать на вход микросхем напряжение, превышающее напряжение питания. Поэтому они могут быть использованы для согласования выходных уровней КМОП с входами ТТЛ-схем. Содержат 19 интегральных элементов. Корпус типа 201.14-1, масса не более 1 г и 4306.14-А.



Условное графическое обозначение К561ЛН2, ЭКФ561ЛН2

Назначение выводов: 1 - вход X1; 2 - выход  $\overline{Y1}$ ; 3 - вход X2; 4 - выход  $\overline{Y2}$ ; 5 - вход X3; 6 - выход  $\overline{Y3}$ ; 7 - общий; 8 - выход  $\overline{Y4}$ ; 9 - вход X4; 10 - выход  $\overline{Y5}$ ; 11 - вход X5; 12 - выход  $\overline{Y6}$ ; 13 - вход X6; 14 - напряжение питания.

### Электрические параметры

Напряжение питания .....	3...15 В
Выходное напряжение низкого уровня при воздействии помехи:	
- при $U_n = 10$ В .....	$\leq 2,9$ В
- при $U_n = 5$ В .....	$\leq 0,95$ В
Выходное напряжение высокого уровня при воздействии помехи:	
- при $U_n = 10$ В .....	$\leq 7,2$ В
- при $U_n = 5$ В .....	$\leq 3,6$ В
Ток потребления:	
- при $U_n = 15$ В .....	$\leq 2$ мкА
- при $U_n = 18$ В .....	$\leq 20$ мкА
Входной ток низкого (высокого) уровня при $U_n = 18$ В .....	$\leq 0,3$ мкА
Выходной ток низкого уровня:	
- при $U_n = 10$ В .....	$\geq 8$ мА
- при $U_n = 5$ В .....	$\geq 2,6$ мА

Выходной ток высокого уровня .....  $\geq 1,25$  мА  
Ток утечки закрытого ключа при  $U_n = 15$  В .....  $\geq 1$  мкА  
Время задержки распространения при включении:  
- при  $U_n = 10$  В .....  $\leq 50$  нс  
- при  $U_n = 5$  В .....  $\leq 110$  нс  
Время задержки распространения при выключении:  
- при  $U_n = 10$  В .....  $\leq 90$  нс  
- при  $U_n = 5$  В .....  $\leq 120$  нс  
Входная емкость при  $U_n = 10$  В .....  $\leq 30$  пФ